(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 22. November 2001 (22.11.2001)

(10) Internationale Veröffentlichungsnummer WO 01/88843 A3

(51) Internationale Patentklassifikation7: H05K 5/02

(21) Internationales Aktenzeichen:

PCT/EP01/05520

G06K 7/00.

(22) Internationales Anmeldedatum:

15. Mai 2001 (15.05.2001)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

200 08 692.8

15. Mai 2000 (15.05.2000)

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): SCM MICROSYSTEMS GMBH [DE/DE]; Sperl-Ring 4 Hettenshausen, 85276 Pfaffenhofen (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): NEIFER, Wolfgang [DE/DE]; Altenhauserstrasse 13, 85356 Freising (DE).

(74) Anwalt: DEGWERT, Hartmut: Prinz & Partner, Manzingerweg 7, 81241 München (DE).

(81) Bestimmungsstaaten (national): JP, SG, US.

(84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC. NL. PT, SE, TR).

Veröffentlicht:

mit internationalem Recherchenbericht

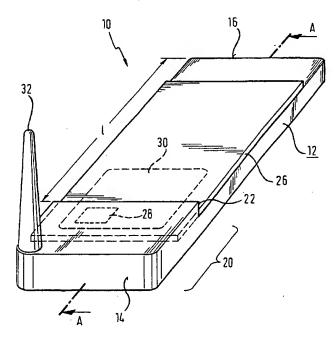
(88)Veröffentlichungsdatum des internationalen Recherchenberichts:

28. Februar 2002

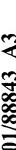
[Fortsetzung auf der nächsten Seite]

(54) Title: INTERFACE DEVICE FOR CHIP CARDS

(54) Bezeichnung: SCHNITTSTELLENVORRICHTUNG FÜR CHIPKARTEN



(57) Abstract: The invention relates to an interface device for chip cards, comprising a housing (12) that can be inserted in a slot for PCMCIA cards. Said housing (12) has a front face (14) with an adjacent front housing section (20) that is not inserted into the slot, and an insertion slot (24) for a chip card (26). Said insertion slot (24) is disposed on the side of the front housing section (20) opposite the front face (14).





Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

INTERNATIONAL SEARCH REPORT

In' ational Application No PCT/EP 01/05520

A. CLASSIF	ICATION OF SUBJECT MATTER G06K7/00 H05K5/02		
According to	International Patent Classification (IPC) or to both national classificat	ion and IPC	
B. FIELDS			
Minimum do IPC 7	cumentation searched (classification system followed by classification G06K H05K	n symbols)	
Documentat	on searched other than minimum documentation to the extent that su	ch documents are included in the fields se	arched
		and the second large to the second	· · · · ·
	ata base consulted during the international search (name of data base	e and, where practical, search terms used,	' :
[[[]]	ternal, WPI Data		
	•		
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT		
Category °	Citation of document, with indication, where appropriate, of the rele	vant passages	Relevant to claim No.
х	US 6 015 092 A (POSTLEWAITE WILLI	AM M ET	1,2,4
Y	AL) 18 January 2000 (2000-01-18) column 3, line 40 -column 5, line	20;	3
Υ	figure 10 column 3, line 47 - line 50		5
Y	DE 197 16 423 C (SCHNEIDER ROBERT)	3
	5 November 1998 (1998-11-05) column 5, line 6 - line 10; figur	e 2	
Υ	"PCMCIA CELLULAR/RADIO ANTENNA" IBM TECHNICAL DISCLOSURE BULLETIN	TRM	5
	CORP. NEW YORK, US, vol. 37, no. 6A, 1 June 1994 (199		
	page 483 XP000455855	4-00-017,	
	ISSN: 0018-8689 the whole document	·	
,		./	
		,	
X Fur	her documents are listed in the continuation of box C.	X Patent family members are listed	in annex.
° Special c	ategories of cited documents :	*T* later document published after the inte or priority date and not in conflict with	rnational filing date
consi	ent defining the general state of the art which is not dered to be of particular relevance	cited to understand the principle or the invention	eory underlying the
filing	document but published on or after the international date ent which may throw doubts on priority claim(s) or	"X" document of particular relevance; the c cannot be considered novel or cannot involve an inventive step when the do	be considered to
which citals	is cited to establish the publication date of another on or other special reason (as specified)	"Y" document of particular relevance; the cannot be considered to involve an in	claimed invention ventive step when the
other	nent referring to an oral disclosure, use, exhibition or means	document is combined with one or mo ments, such combination being obvior in the art.	
later		*8* document member of the same patent	
	actual completion of the international search	Date of mailing of the international sea	агон героп
	27 November 2001	06/12/2001	
Name and	mailing address of the ISA European Palent Office, P.B. 5818 Patentlaan 2	Authorized officer	
	NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040. Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Heusler, N	

INTERNATIONAL SEARCH REPORT

In' ational Application No
PCT/EP 01/05520

	ation) DOCUMENTS CONSIDERED TO BE RELEVANT	
Category *	Citation of document, with indication where appropriate, of the relevant passages	Relevant to claim No.
Α .	US 5 679 007 A (BIZET BRUNO ET AL) 21 October 1997 (1997-10-21) figures	1-5
А	WO 00 26845 A (LE ROUX JEAN YVES ;GUENEBAUD PHILIPPE (FR); SCM SCHNEIDER MICROSYS) 11 May 2000 (2000-05-11) page 10, line 18 - line 25; figures 5-8	1-5
А	WO 00 04486 A (SCM MICROSYSTEMS GMBH .; NEIFER WOLFGANG (DE)) 27 January 2000 (2000-01-27) abstract	1-5
Α	WO 99 48284 A (SCM MICROSYSTEMS GMBH; NEIFER WOLFGANG (DE)) 23 September 1999 (1999-09-23) claims 1,5,13; figures	1-5
Α	US 5 486 687 A (LE ROUX JEAN-YVES) 23 January 1996 (1996-01-23) column 2, line 15 - line 27; figures 1-3	1-5

INTERNATIONAL SEARCH REPORT

Information on patent family members

In' ational Application No
PCT/EP 01/05520

Patent document cited in search report		Publication date		Patent family member(s)	Publication date
US 6015092	A	18-01-2000	NONE		
DE 19716423	С	05-11-1998	DE WO EP	19716423 C1 9848368 A1 0976082 A1	05-11-1998 29-10-1998 02-02-2000
US 5679007	А	21-10-1997	FR FR AT DE DE EP ES JP	2722589 A1 2728709 A1 170305 T 69504259 D1 69504259 T2 0696010 A1 2121310 T3 8063556 A	19-01-1996 28-06-1996 15-09-1998 01-10-1998 08-04-1999 07-02-1996 16-11-1998 08-03-1996
WO 0026845	Α	11-05-2000	FR WO	2766940 A1 0026845 A1	05-02-1999 11-05-2000
WO 0004486	Α	27-01-2000	DE WO EP	29812626 U1 0004486 A1 1097430 A1	12-11-1998 27-01-2000 09-05-2001
WO 9948284	Α	23-09-1999	DE WO EP	29805046 U1 9948284 A1 1064785 A1	23-07-1998 23-09-1999 03-01-2001
US 5486687	A	23-01-1996	FR DE DE EP ES JP JP SG US	2686172 A1 69309119 D1 69309119 T2 0552078 A1 2098686 T3 2593836 B2 8022521 A 46667 A1 5375037 A	16-07-1993 30-04-1997 14-08-1997 21-07-1993 01-05-1997 26-03-1997 23-01-1996 20-02-1998 20-12-1994

INTERNATIONALER RECHERCHENBERICHT

Int ationales Aktenzeichen PUT/EP 01/05520

KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES G06K7/00 H05K5/02 Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK B. RECHERCHIERTE GEBIETE Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole) GO6K HO5K IPK 7 Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe) EPO-Internal, WPI Data C. ALS WESENTLICH ANGESEHENE UNTERLAGEN Kategorie* Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile Betr. Anspruch Nr. χ US 6 015 092 A (POSTLEWAITE WILLIAM M ET 1,2,4 AL) 18. Januar 2000 (2000-01-18) Spalte 3, Zeile 40 -Spalte 5, Zeile 20; 3 Abbildung 10 Spalte 3, Zeile 47 - Zeile 50 DE 197 16 423 C (SCHNEIDER ROBERT) Υ 5. November 1998 (1998-11-05) Spalte 5, Zeile 6 - Zeile 10; Abbildung 2 Υ "PCMCIA CELLULAR/RADIO ANTENNA" IBM TECHNICAL DISCLOSURE BULLETIN, IBM CORP. NEW YORK, US, Bd. 37, Nr. 6A, 1. Juni 1994 (1994-06-01), Seite 483 XP000455855 ISSN: 0018-8689 das ganze Dokument Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu Siehe Anhang Patentfamilie 'T' Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Besondere Kategorien von angegebenen Veröffentlichungen "A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist *E* älleres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist 'X' Veröffentlichung von besonderer Bedeutung; die beanspruchte Erlindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden *L* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er-scheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werde Veröffentlichung von besonderer Bedeutung; die beanspruchte Erlindung kann nicht als auf erlinderischer Tätigkeit berühend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und soll oder die aus einem anderen besonderen Grund angegeben ist (wie 'O' Veröftentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht
 'P' Veröftentlichung, die vor dem internationalen Anmedledalum, aber nach dem beanspruchten Prioritätsdalum veröftentlicht worden ist diese Verbindung für einen Fachmann naheliegend ist *&" Veröffentlichung, die Mitglied dersetben Patentfamilie ist Datum des Abschlusses der internationalen Recherche Absendedatum des internationalen Recherchenberichts 27. November 2001 06/12/2001 Name und Postanschrift der Internationalen Recherchenbehörde Bevollmächtigter Bediensteter Europäisches Palentamt, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl. Heusler, N Fax: (+31-70) 340-3016

INTERNATIONALER RECHERCHENBERICHT

In' ntionales Aktenzeichen
PÜT/EP 01/05520

		PCI/EP UI	7 00020
	ung) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Kalegorie	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommer	nden Teile	Betr. Anspruch Nr.
Α	US 5 679 007 A (BIZET BRUNO ET AL) 21. Oktober 1997 (1997-10-21) Abbildungen		1-5
Α	WO 00 26845 A (LE ROUX JEAN YVES ;GUENEBAUD PHILIPPE (FR); SCM SCHNEIDER MICROSYS) 11. Mai 2000 (2000-05-11) Seite 10, Zeile 18 - Zeile 25; Abbildungen 5-8	·	1-5
А	WO 00 04486 A (SCM MICROSYSTEMS GMBH; NEIFER WOLFGANG (DE)) 27. Januar 2000 (2000-01-27) Zusammenfassung		1-5
Α	WO 99 48284 A (SCM MICROSYSTEMS GMBH; NEIFER WOLFGANG (DE)) 23. September 1999 (1999-09-23) Ansprüche 1,5,13; Abbildungen		1-5
Α	US 5 486 687 A (LE ROUX JEAN-YVES) 23. Januar 1996 (1996-01-23) Spalte 2, Zeile 15 - Zeile 27; Abbildungen 1-3		1-5
			*
	-		

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlich. gen, die zur selben Patentlamilie genören

Int Illionales Aktenzeichen PCT/EP 01/05520

		1	·	•
Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) de Patentfamilie		Datum der Veröffentlichung
US 6015092	18-01-2000	KEINE		
DE 19716423	05-11-1998	DE 1971642 WO 984836 EP 097608	8 A1	05-11-1998 29-10-1998 02-02-2000
US 5679007	21-10-1997	FR 272258 FR 272870 AT 17030 DE 6950425 DE 6950425 EP 069601 ES 212131 JP 806355	9 A1 5 T 9 D1 9 T2 0 A1 0 T3	19-01-1996 28-06-1996 15-09-1998 01-10-1998 08-04-1999 07-02-1996 16-11-1998 08-03-1996
WO 0026845	11-05-2000	FR 276694 WO 002684		05-02-1999 11-05-2000
WO 0004486	27-01-2000	DE 2981262 WO 000448 EP 109743	6 A1	12-11-1998 27-01-2000 09-05-2001
WO 9948284	23-09-1999	DE 2980504 WO 994828 EP 106478	4 A1	23-07-1998 23-09-1999 03-01-2001
US 5486687	23-01-1996	FR 268617 DE 6930911 DE 6930911 EP 055207 ES 209868 JP 259383 JP 802252 SG 4666 US 537503	9 D1 9 T2 8 A1 6 T3 6 B2 1 A	16-07-1993 30-04-1997 14-08-1997 21-07-1993 01-05-1997 26-03-1997 23-01-1996 20-02-1998 20-12-1994

WO 01/88843 PCT/EP01/05520

Schnittstellenvorrichtung für Chipkarten

Die Erfindung betrifft eine Schnittstellenvorrichtung für Chipkarten mit einem Gehäuse, das in einen Steckplatz für PCMCIA-Karten eingeschoben werden kann, wobei das Gehäuse eine Vorderseite mit einem daran angrenzenden vorderen Gehäuseabschnitt, der nicht in den Steckplatz eingeschoben wird, und einen Einführschlitz für eine Chipkarte aufweist.

5

10

15

20

25

30

Bei solchen Schnittstellenvorrichtungen, die beispielsweise als Chipkarten-Lesegerät oder -Lese/Schreibgerät ausgebildet sein können, ist der Einführschlitz für die Chipkarte an der Vorderseite des Gehäuseabschnitts gebildet, der im eingeschobenen Zustand der Schnittstellenvorrichtung aus dem PCMCIA-Steckplatz herausragt. Die Abmessungen eines PCMCIA-Steckplatzes sind aufgrund der normierten Größe der PCMCIA-Karten vorgegeben, so daß dadurch auch die Größe der Schnittstellenvorrichtung weitgehend festgelegt ist. Aufgrund der eingeschränkten räumlichen Verhältnisse sind die technisch realisierbaren Funktionsmöglichkeiten der Schnittstellenvorrichtung begrenzt. Es besteht jedoch Möglichkeit, in oder an dem vorderen Gehäuseabschnitt der Schnittstellenvorrichtung, der nicht in den Steckplatz eingeschoben wird und somit in seiner Ausgestaltung keiner Norm entsprechen muß, verschiedene Einrichtungen unterzubringen, die die Funktionalität der Schnittstellenvorrichtung steigern. Insbesondere bei Schnittstellenvorrichtungen, die in die relativ flachen Steckplätze für PCMCIA-Karten des Typs 1 (durchgehende Höhe 3,3 mm) eingeschoben werden sollen, bietet sich so die Möglichkeit, in dem vorderen Gehäuseabschnitt beispielsweise eine Lese/Schreibeinrichtung auszubilden, die in dem flachen, eingeschobenen Gehäuseteil nur schwer unterzubringen ist.

Eine gattungsgemäße Schnittstellenvorrichtung ist aus der EP|0|696|010 bekannt, bei der eine Chipkarte mehr oder weniger tief durch den Einführschlitz auf der Vorderseite des Gehäuses in die Schnittstellenvorrichtung eingeführt wird. Nachteilig ist bei dieser Vorrichtung allerdings, daß in dem vorderen

5

10

15

20

25

Gehäuseabschnitt durch die Ausbildung des Einführschlitzes für die Chipkarte relativ viel Platz verlorengeht, der anderweitig genutzt werden könnte. Außerdem ist es prinzipiell schwierig, in dem durch den Schlitz zweigeteilten Kragen bestimmte Einrichtungen zu verwirklichen. Schließlich kann eine nicht vollständig in das Gehäuse eingeführte Chipkarte, die aus dem vorderen Gehäuseabschnitt herausragt, als störend empfunden werden.

Die Erfindung schafft eine Schnittstellenvorrichtung für Chipkarten, bei der das Volumen des vorderen Gehäuseabschnitts der Schnittstellenvorrichtung besser für funktionelle Einrichtungen genutzt werden kann, ohne daß die eingeführte Chipkarte aus dem Gehäuse herausragt. Gemäß der Erfindung ist vorgesehen, daß der Einführschlitz auf der der Vorderseite entgegengesetzten Seite des vorderen Gehäuseabschnitts ausgebildet ist. Die Erfindung geht von der Erkenntnis aus, daß eine Chipkarte nicht notwendigerweise von vorne in die Schnittstellenvorrichtung eingeführt werden muß. Bisher wurde dies als unabdingbar angesehen, da nur auf diese Weise eine Chipkarte in eine Schnittstellenvorrichtung, die bereits in einen PCMCIA-Steckplatz eingeschoben ist, eingeführt werden kann. Bei der erfindungsgemäßen Schnittstellenvorrichtung ist dagegen vorgesehen, die Karte in entgegengesetzter Richtung, d.h. von hinten in den vorderen Gehäuseabschnitt einzuführen. Dies erfordert zwar, daß die Chipkarte Schnittstellenvorrichtung eingeführt sein muß, bevor die Vorrichtung in den zugehörigen Steckplatz eingeschoben wird. jedoch erfindungsgemäße Anordnung des Einführschlitzes, daß alle vorgenannten, bisher notwendigen und als nachteilig erkannten Einschränkungen bei der Ausbildung des vorderen Gehäuseabschnitts der Schnittstellenvorrichtung entfallen können. Somit kann der vordere Gehäuseabschnitt gemäß den entsprechenden Anforderungen der jeweiligen Anwendung frei gestaltet werden.

Weitere Merkmale und Vorteile der Erfindung ergeben sich aus der folgenden Beschreibung einer Ausführungsform der Erfindung unter Bezugnahme auf die Zeichnung. In dieser zeigen: WO 01/88843

10

15

20

Figur 1 schematisch eine Perspektivansicht einer Schnittstellenvorrichtung mit einer eingelegten Chipkarte;

Figur 2 eine Schnittansicht entlang der Linie A-A aus Fig. 1; und

Figur 3 eine Rückseitenansicht der Schnittstellenvorrichtung aus Fig. 1 ohne 5 Chipkarte.

Die in den Figuren dargestellte Schnittstellenvorrichtung 10 weist ein längliches Gehäuse 12 mit einer Vorderseite 14 und einer Rückseite 16 auf. Auf der Rückseite 16 des Gehäuses 12 ist eine Vielfach- Kontaktleiste 18 (siehe Fig. 3) vorgesehen. An der Vorderseite 14 des Gehäuses 12 ist ein vorderer Gehäuseabschnitt 20 geformt, der dicker als das restliche Gehäuse 12 ausgebildet und durch eine Stufe 22 von diesem abgegrenzt ist. In der senkrecht zur Längsebene des Gehäuses 12 orientierten Fläche der Stufe 22, die der Vorderseite 14 des Gehäuses 12 entgegengesetzt ist, ist ein Einführschlitz 24 (siehe Fig. 3) angeordnet. Durch diesen Einführschlitz 24 kann eine Chipkarte 26 mit einem darauf angebrachten Chip 28 von hinten in den vorderen Gehäuseabschnitt 20 der Schnittstellenvorrichtung 10 eingeführt werden. Zur Erleichterung des Einführens der Chipkarte 20 können in dem vorderen Gehäuseabschnitt 20 zusätzlich Führungs- und Positionierhilfen vorgesehen sein. Außerdem ist der Einschubweg der Chipkarte 26 so begrenzt, daß der Chip 28 der Chipkarte 26 exakt unter entsprechenden Kontakten der Schnittstellenvorrichtung 10 zur Kontaktierung des Chips 28 zu liegen kommt. Mittels einer elastisch biegsamen Bodenplatte 30 des Gehäuses 12 wird der Chip 28 Chipkarte 26 gegen die Kontakte der Schnittstellenvorrichtung 10 gedrückt.

Die Abmessungen des Gehäuses 12 sind so gewählt, daß es in einen Steckplatz für genormte PCMCIA-Karten, beispielsweise eines tragbaren Computers, eingeschoben werden kann. Bei der dargestellten Ausführungsform beträgt die Länge 1 des Gehäuses 12 ohne den vorderen Gehäuseabschnitt 20, d.h. von der Rückseite 16 bis zur Stufe 22, 85;6 mm, was der Standardlänge einer PCMCIA-Karte entspricht. Das Gehäuse 12 der Schnittstellenvorrichtung 10 wird mit

WO 01/88843 PCT/EP01/05520

5

10

-4-

eingelegter Chipkarte 26 mit der Rückseite 16 bis zur Kante 22 in den (nicht gezeigten) PCMCIA-Steckplatz eingeschoben. Über die Kontaktleiste 18 des Gehäuses 12 ist die Schnittstellenvorrichtung 10 dann mit dem Computer verbunden. Der dicker als das restliche Gehäuse 12 ausgebildete vordere Gehäuseabschnitt 20 ragt aus dem Steckplatz heraus.

Der vordere Gehäuseabschnitt 20 beherbergt funktionelle Einrichtungen der Schnittstellenvorrichtung 10. Beispielsweise kann dort eine Lese/Schreibvorrichtung mit einem Kontaktfeld zur Kontaktierung der Chipkarte 26 vorgesehen sein. Es ist auch möglich, gemäß der dargestellten Ausführungsform eine Sende/Empfangseinrichtung mit einer an dem vorderen Gehäuseabschnitt 20 angeordneten Antenne 32 zu verwirklichen, mit der beispielsweise eine Verbindung zu einem Mobiltelefon hergestellt werden kann.

WO 01/88843 PCT/EP01/05520

- 5 -

Patentansprüche

- 1. Schnittstellenvorrichtung für Chipkarten mit einem Gehäuse (12), das in einen Steckplatz für PCMCIA-Karten eingeschoben werden kann, wobei das Gehäuse (12) eine Vorderseite (14) mit einem daran angrenzenden vorderen Gehäuseabschnitt (20), der nicht in den Steckplatz eingeschoben wird, und einen Einführschlitz (24) für eine Chipkarte (26) aufweist, dadurch gekennzeichnet, daß der Einführschlitz (24) an der der Vorderseite (14) entgegengesetzten Seite des vorderen Gehäuseabschnitts (20) ausgebildet ist.
- Schnittstellenvorrichtung nach Anspruch 1, dadurch gekennzeichnet, daß in
 dem vorderen Gehäuseabschnitt (20) Führungs- und Positionierhilfen für die Chipkarte (26) vorgesehen sind.
 - 3. Schnittstellenvorrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß das Gehäuse (12) eine elastisch biegsame Bodenplatte (30) zur Anlage der Chipkarte (26) aufweist.
- 4. Schnittstellenvorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß in dem vorderen Gehäuseabschnitt (20) eine Lese/Schreibeinrichtung mit einem Kontaktfeld zur Kontaktierung der Chipkarte (26) vorgesehen ist.
- 5. Schnittstellenvorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß in dem vorderen Gehäuseabschnitt (20) eine Sende/Empfangseinrichtung mit einer an dem vorderen Gehäuseabschnitt (20) angeordneten Antenne (32) vorgesehen ist.

Fig. 1

